

## “迪真科技” 2022 秋季校园招聘

### 一、 公司简介

“迪真科技”与全球领先的知名软件公司合作，从事面向军工行业的 FPGA 测试验证相关领域的软件销售，技术支持、技术咨询、测试服务等业务，同时拥有经验丰富，创新能力强的软件研发团队。为国内上百家军工研究所和企事业单位提供创新技术和解决方案，为行业用户提供最新最快的行业资讯和软件产品，以实用易用为原则，让选择我们的用户在 FPGA 测试领域拥有领先可靠的测试技术。

“迪真科技”成立于 2015 年，在上海、北京、西安设有分理处，员工人数约 110 余人，并且在成都配备有 80 余人的技术团队。公司核心技术团队在军工行业 FPGA 测试验证领域有 10 年以上的从业经验，为国内的多个军工研究所提供了 FPGA 测试技术咨询，FPGA 软件跨时钟域分析、FPGA 静态时序分析、FPGA 形式化功能验证、FPGA 逻辑等效性验证等工作。公司核心技术人员参与过多个型号项目的 FPGA 测试验证，如“华龙 1 号”核电仪控系统 FPGA 形式化功能验证、CETC10 数据传输系统 FPGA 测试验证、中科院天 X 项目 X 通信子系统 FPGA 测试验证、CETC14 X 型雷达信号处理系统 FPGA 测试验证等。公司自主研发了多种类型的软件测试工具，适用于 FPGA 各种类型缺陷检查，验证；

“迪真科技”是一支专业、专注的团队，公司多名员工拥有 ISTQB 证书，技术总监徐小艾先生于 2018 年被聘为中国计算机学会容错专业委员会委员。

近年来，国内军工行业对 FPGA 的安全可靠性重视程度日益提高，对 FPGA 的测试要求越来越严格，这就对所有 FPGA 测试相关从业人员提出了更高的要求，同时，在 2018 年 8 月，随着 GJB9432-2018 和 GJB9433-2018 的颁布，更是使 FPGA 测试有了技术指导和理论依据。迪真科技随即展开了对 GJB 的学习和研究，与德国 ONESPIN 公司和以色列 VSYNC CIRCUITS 公司合作，在国内 GJB 相关专家的指导下，推出了基于 GJB 要求的 FPGA 测试验证一体化平台，完全满足 GJB 所要求的测试项，并且极大减少了对人员数量和人员技术背景的要求。



通过多年的技术服务与方案提供，我们与国内行业客户紧密合作，并且有些更是形成了战略合作关系，共同在 FPGA 测试领域探索前进。以下列表是部份与迪真科技长期合作的行业用户：

- 中国电子科技集团公司第十研究所，迪真科技为用户提供数据传输系统 FPGA 测试验证服务；
- 中国电子科技集团公司第二十研究所，迪真科技为用户提供 FPGA 测试全流程技术服务；
- 中国电子科技集团公司第三十研究所，迪真科技为用户提供密码系统 FPGA 算法纠错服务；
- 中国电子科技集团公司第十四研究所，迪真科技为用户提供雷达数据处理系统 FPGA 测试工具；
- 四川九洲电器集团有限责任公司（绵阳 783），迪真科技为用户提供数字信号处理系统 FPGA 测试工具；
- 中国兵器工业集团第 203 研究所，迪真科技为用户提供 X 型号弹载导引头 FPGA 测试服务；
- 中国航天科技集团公司第五研究院第 502 研究所，迪真科技为用户提供天宫某项目 FPGA 跨时钟域分析工具；
- 赛维航电科技有限公司，迪真科技为用户提供 FPGA 低级缺陷检查工具；
- 西安飞行自动控制研究所（618 所），迪真科技为用户提供机载计算机 FPGA 逻辑等效性验证工具和服务；
- 中国核动力设计研究院，迪真科技为用户提供反应堆控制系统 FPGA V&V 流程验证服务；

二、 招聘计划

1.招聘对象：2022 届毕业生

2.工作地点：上海、成都、北京、西安等

岗位名称	需求人数	岗位职责描述	任职要求	面向专业
C/C++软件测试工程师	5	1、软件静态白盒测试和动态白盒测试； 2、参与测试项目的需求分析，负责设计测试用例，执行白盒测试，比对测试结果和代码的预期结果，输出测试报告； 3、针对测试中发现的项目缺陷，配合对应的软件开发工程师对问题进行分析定位解决； 4、沟通表达和文档编写能力强，学习能力强；	了解软件测试基本理论及流程，熟悉 C/C++，有嵌入式系统和数值计算类经验尤佳。	电子信息工程、通信工程、信息与计算科学、信息工程、计算机科学与技术、软件工程
FPGA 测试工程师	5	1: 学习并掌握公司 FPGA 测试领域技术方案； 2: 负责向客户提供 FPGA 测试验证技术服务和咨询； 3: 负责向客户提供 FPGA 测试及验证工程实施服务；	熟悉 verilog 或 VHDL 语言，使用过 modelsim, ISE,vivado 等软件工具，熟悉 Verilog, VHDL, C 语言，愿意在 FPGA 或芯片验证领域发展。	电子信息工程、通信工程、信息与计算科学、信息工程、计算机科学与技术、软件工程、电子科学与技术
C/C++开发工程师	5	1、负责公司产品核心模块的设计、开发工作 2、参与项目规划实施，需求分析和软件概要设计； 3、进行软件详细设计和编码实现，确保软件模块开发进度； 4、参与项目总体技术方案设计及质量控制；	有良好的 C/C++功底；熟悉基于 Linux/Windows 平台 C/C++程序设计；至少有一年以上的软件开发经验；了解硬件设计过程、有 verilog, VHDL 相关知识；	软件工程、通信工程，电子信息工程，自动控制，计算机科学技术相关专业

			良好的英文技术资料阅读能力;	
岗位薪资	年薪：7万-15万，不定期结合绩效及个人表现调薪，每年结合绩效调薪。			
员工福利	缴纳“六险一金”、双线晋升、岗前专业培训、出差补贴、传统节假日及生日津贴、婚嫁礼金、年终奖金、绩效奖金、优秀员工旅游机会等奖励机制。 特别奖金政策：每人/年一万元特别奖金。			
应聘方式	1、招聘现场直接投递简历； 2、直接将简历投递至邮箱 <a href="mailto:jian.he@tisptech.com">jian.he@tisptech.com</a> （均可投递） C/C++软件测试工程师： <a href="mailto:shiquan.tan@tisptech.com">shiquan.tan@tisptech.com</a> FPGA 测试工程师： <a href="mailto:junhui.li@tisptech.com">junhui.li@tisptech.com</a> C/C++开发工程师： <a href="mailto:xun.zhou@tisptech.com">xun.zhou@tisptech.com</a> 3、HR 联系电话（微信同号）：李经理 13709095832			